

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 02-118971

(43)Date of publication of application : 07.05.1990

(51)Int.Cl.

G11B 20/12

(21)Application number : 63-271207

(71)Applicant : MITSUBISHI ELECTRIC CORP

(22)Date of filing : 27.10.1988

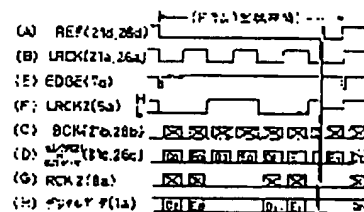
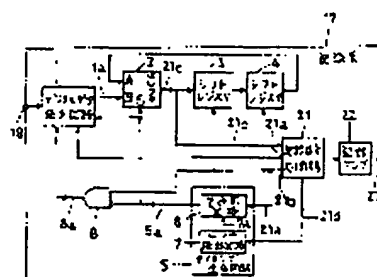
(72)Inventor : ISHIDA MASAYUKI
ISHIDA SADANOBU

(54) DIGITAL DATA RECORDING AND REPRODUCING DEVICE

(57)Abstract:

PURPOSE: To improve the reliability of a reproduced data by writing a data of one and the same channel duplicatedly in the first and latter halves of different tracks in pair.

CONSTITUTION: A timing signal generating circuit 5 inputs an LRCK(21a) and an REF(21d) and outputs a signal LRCK2(5a) being the result of 1/2 frequency division of the LRCK(21a). An edge detection circuit 7 applies initial setting of a 1/2 frequency divider circuit 6. A digital data generating circuit 9 sends a digital data 1a generated based on a signal from an input terminal 18 synchronizing with the transfer clock RCK2(8a). In this case, the selector 2 selects the B side input when the LRCK2(5a) is at an L level, the digital data (1a) is transferred to a recording signal processing circuit 21 and sequentially transferred to shift registers 3, 4. As a result, the digital data (1a) retarded by a period of an LRCK(5a) from the shift register 4 is inputted to the A side of the selector 2.



LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

BEST AVAILABLE COPY

[Date of requesting appeal against examiner's
decision of rejection]

[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

⑫ 公開実用新案公報(U)

平2-118971

⑬ Int.Cl.⁸

H 05 K 5/02

識別記号

庁内整理番号

A

6835-5E

⑭ 公開 平成2年(1990)9月25日

審査請求 未請求 請求項の数 3 (全4頁)

⑮ 考案の名称 小型電子機器筐体のエスカッション固定構造

⑯ 実 願 平1-28910

⑰ 出 願 平1(1989)3月14日

⑱ 考 案 者 森 久 保 光 一 東京都三鷹市下連雀5丁目1番1号 日本無線株式会社内

⑲ 考 案 者 田 村 朝 則 東京都三鷹市下連雀5丁目1番1号 日本無線株式会社内

⑳ 出 願 人 日本無線株式会社 東京都三鷹市下連雀5丁目1番1号

㉑ 実用新案登録請求の範囲

- (1) プラスチック製エスカッション1とシャーシ14とシャーシ14を覆うカバーとから成り、プラスチック製エスカッション1をシャーシ14に小ねじ類で固定する構造において、プラスチック製エスカッション1から一体にシャーシ14の方向へ固定部11を形成し、固定部11を締付穴12の周辺の一部を切欠いた形状とし、かつ固定部11の対応するシャーシ14の一部に該固定部形状に対応してストツパとなる障壁16、17を設けたことを特徴とする小型電子機器筐体のエスカッション固定構造。
- (2) シャーシ14'と別体のストツパとなる障壁19、20を設けたことを特徴とする請求項1記載の小型電子機器筐体のエスカッション固定構造。
- (3) 前記エスカッション固定部33の切欠部35を締付穴34の後方に配置し、締付穴34より前方の固定部33の一部に凹部39を設け、該固定部形状に対応するストツパの障壁37、3

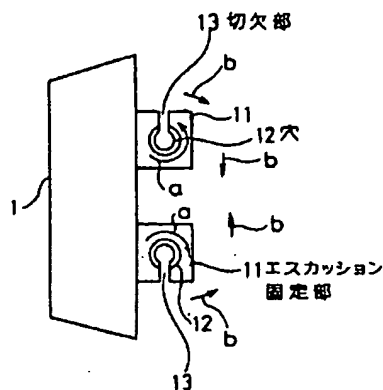
8を設けたことを特徴とする請求項1及び2記載の小型電子機器筐体のエスカッション固定構造。

図面の簡単な説明

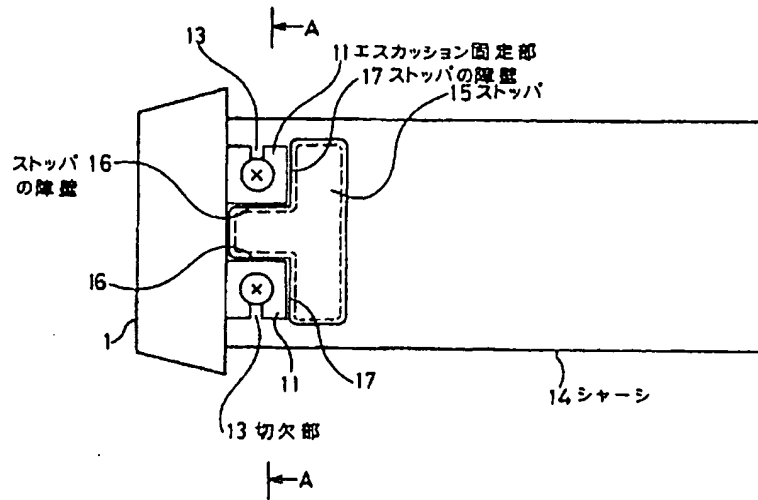
第1図～第3図は本考案の一実施例、第4図～第10図は他の実施例、第11図は一般の小型電子機器の外観図、第12図～第16図は従来装置の説明図で、第12図は側面の一部断面図、第13図は上面の一部断面図、第14図、第15図は詳細図、第16図は他の従来例の一部上面断面図を示す。

11、24、28、33……エスカッション固定部、12、34……さら穴、13、29、35……切欠部、14、14'……シャーシ、15、15'、30、36……ストツパ、16、17、16'、17'、19、20、26、27、31、32、37、38……ストツパの障壁、18、18'……レール板、21、23……タツブ穴、22……カバー。

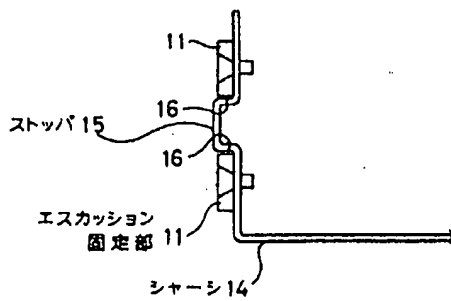
第1図



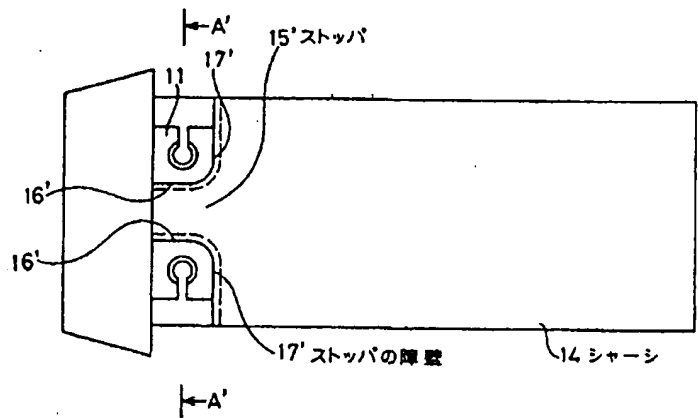
第 2 図



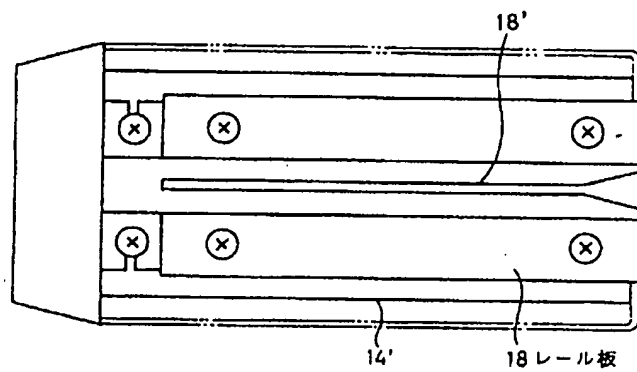
第 3 図



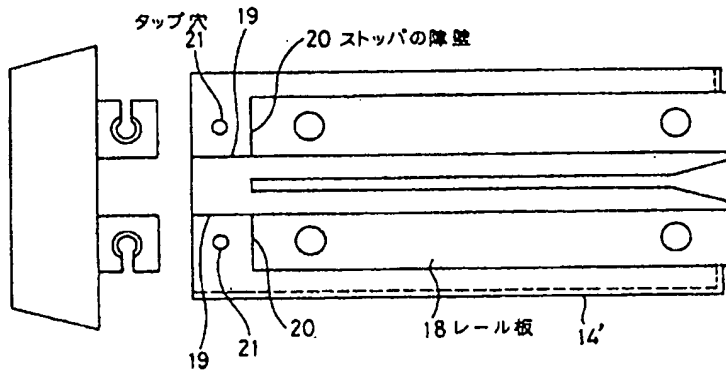
第 4 図



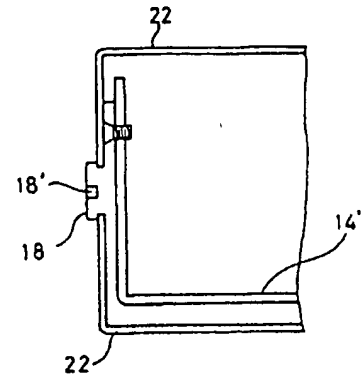
第 5 図



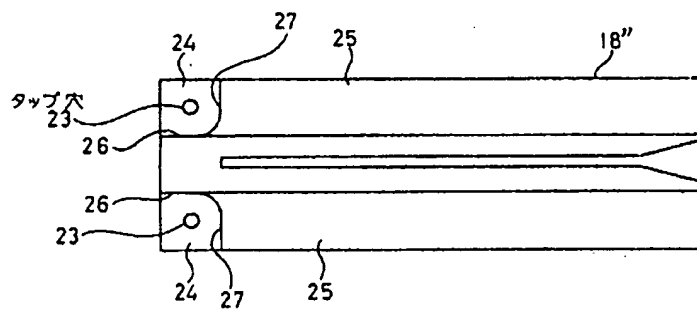
第 6 図



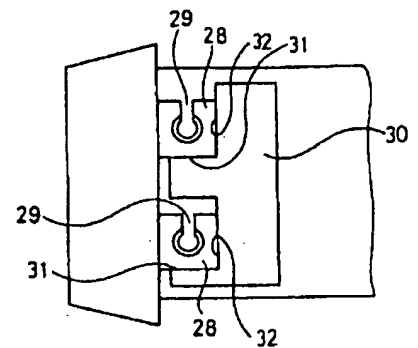
第 7 図



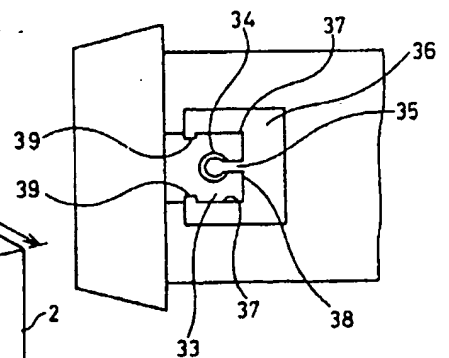
第 8 図



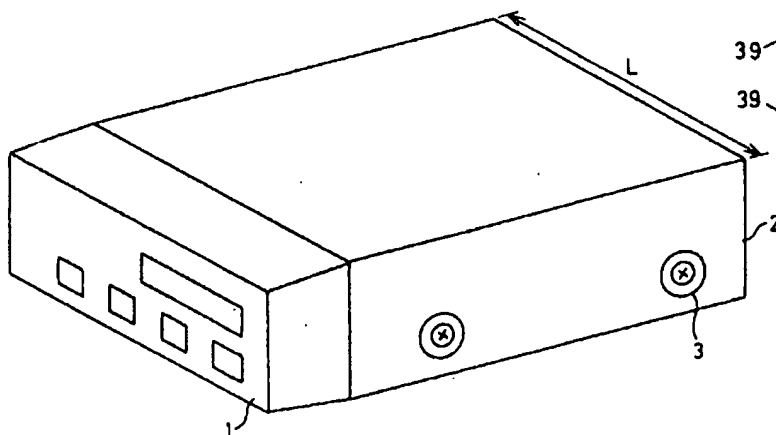
第 9 図



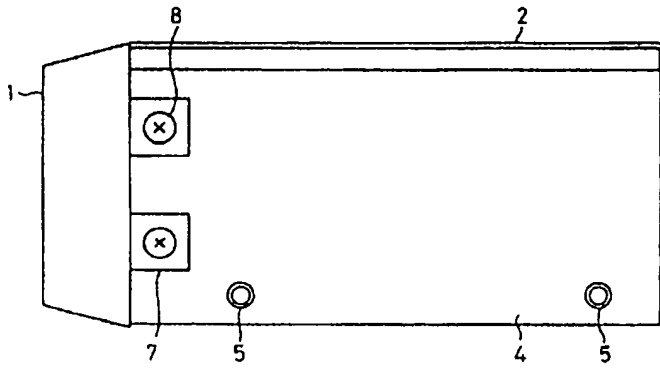
第 10 図



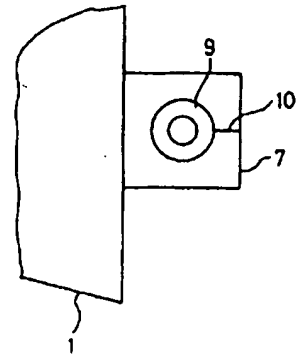
第 11 図



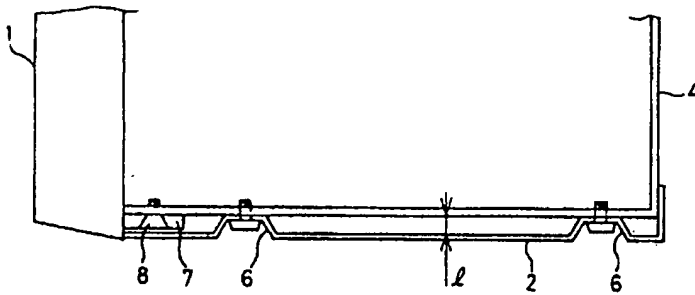
第12図



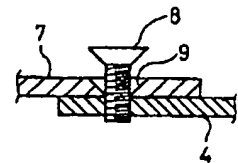
第14図



第13図



第15図



第16図

